|  |  |  |  |
| --- | --- | --- | --- |
| ASK\_02 | Romaniak Hubert | Informatyka niestacjonarna III rok | Semestr zimowy 2024/25 |

# Wstęp teoretyczny

Każdą funkcję logiczną można zrealizować za pomocą układu odpowiednio połączonych bramek logicznych **AND**, **OR** i **NOT**. Przy zwiększającej się liczbie zmiennych wejściowych w takim układzie, coraz trudniej jest go uprościć za pomocą przekształceń algebraicznych. Wtedy z pomocą przychodzi metoda Karnaugh.

## Metoda Karnaugh

Metoda Karnaugh pozwala na minimalizację układów logicznych na drodze intuicyjnej. Pozwala ona na uproszczenie układów posiadających od 2 do 6 wejść.

Metoda ta polega ona na wpisaniu do tablicy oczekiwanych stanów wyjść układu w zależności od stanów wejść, a następnie zaznaczenie jak największych grup zer lub jedynek. W kolejnym kroku następuje zapisanie takich grup w postaci algebraicznej i uproszczenie możliwych wyrażeń najczęściej za pomocą funkcji logicznych **XOR** i **XNOR**.

# Zadania

|  |  |  |
| --- | --- | --- |
| *p* | *q* | *y* |
| 0 | 0 | 1 |
| 0 | 1 | 1 |
| 1 | 0 | 0 |
| 1 | 1 | 1 |

## Projektowanie układu logicznego realizującego funkcję logiczną określoną tabelą prawdy

* 1. bezpośrednio według tabeli prawdy

Tabela 1 - tablica prawdy funkcji logicznej dla zadania 1.

Obraz zawierający diagram, szkic, Rysunek techniczny, Plan

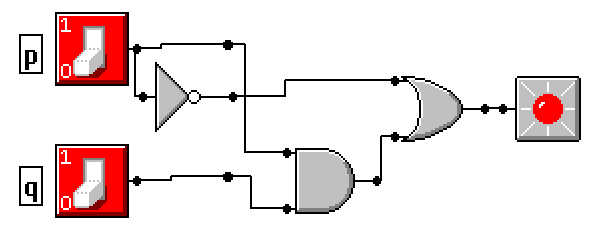
Opis wygenerowany automatycznie

Rysunek 1 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
|  |  |  |  |  |  |  |  |
| 0 | 0 | 1 | 1 | 1 | 0 | 0 | 1 |
| 0 | 1 | 1 | 0 | 0 | 1 | 0 | 1 |
| 1 | 0 | 0 | 1 | 0 | 0 | 0 | 0 |
| 1 | 1 | 0 | 0 | 0 | 0 | 1 | 1 |

Tabela 2 - sprawdzenie poprawności realizacji funkcji logicznej

* 1. minimalizując algebraicznie funkcję z a)



Rysunek 2 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  |  |  |  |
| 0 | 0 | 1 | 0 | 1 |
| 0 | 1 | 1 | 0 | 1 |
| 1 | 0 | 0 | 0 | 0 |
| 1 | 1 | 0 | 1 | 1 |

Tabela 3 - sprawdzenie poprawności realizacji funkcji logicznej

* 1. metodą Karnaugh zaznaczając grupy jedynek

|  |  |  |
| --- | --- | --- |
|  | *0* | *1* |
| **0** | 1 | 1 |
| **1** | 0 | 1 |

Tabela 4 - tablica Karnaugh z zaznaczonymi grupami jedynek dla zadania 1.

Obraz zawierający diagram, zrzut ekranu, design

Opis wygenerowany automatycznie

Rysunek 3 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
| 0 | 0 | 1 | 1 |
| 0 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 |
| 1 | 1 | 0 | 1 |

Tabela 5 - sprawdzenie poprawności realizacji funkcji logicznej

* 1. metodą Karnaugh zaznaczając grupy zer

|  |  |  |
| --- | --- | --- |
|  | *0* | *1* |
| **0** | 1 | 1 |
| **1** | 0 | 1 |

Tabela 6 - tablica Karnaugh z zaznaczonymi grupami zer dla zadania 1.

Obraz zawierający diagram, zrzut ekranu, design

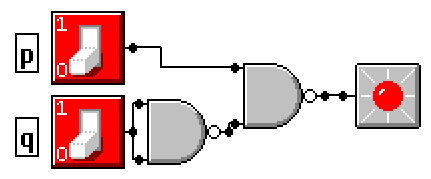
Opis wygenerowany automatycznie

Rysunek 4 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
| 0 | 0 | 1 | 1 |
| 0 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 |
| 1 | 1 | 0 | 1 |

Tabela 7 - sprawdzenie poprawności realizacji funkcji logicznej

* 1. wykorzystując metodę Karnaugh przy wykorzystaniu tylko jednego rodzaju bramek



Rysunek 5 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  |  |  |  |  |  |
| 0 | 0 | 0 | 1 | 0 | 1 |
| 0 | 1 | 1 | 0 | 0 | 1 |
| 1 | 0 | 0 | 1 | 1 | 0 |
| 1 | 1 | 1 | 0 | 0 | 1 |

Tabela 8 - sprawdzenie poprawności realizacji funkcji logicznej

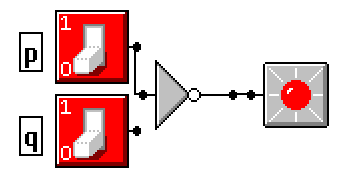
|  |  |  |
| --- | --- | --- |
| *p* | *q* | *y* |
| 0 | 0 | 1 |
| 0 | 1 | 1 |
| 1 | 0 | 0 |
| 1 | 1 | 0 |

## Projektowanie układu logicznego realizującego funkcję logiczną określoną tabelą prawdy za pomocą metody Karnaugh

|  |  |  |
| --- | --- | --- |
|  | *0* | *1* |
| **0** | 1 | 1 |
| **1** | 0 | 0 |

Tabela 9 - tablica prawdy funkcji logicznej dla zadania 2.

Tabela 10 - tablica Karnaugh z zaznaczonymi grupami jedynek dla zadania 2.



Rysunek 6 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |
| --- | --- | --- |
|  |  |  |
| 0 | 0 | 1 |
| 0 | 1 | 1 |
| 1 | 0 | 0 |
| 1 | 1 | 0 |

Tabela 11 - sprawdzenie poprawności realizacji funkcji logicznej

## Projektowanie układu logicznego realizującego funkcję logiczną który przyjmuje wartość 1 wówczas, gdy co najmniej dwa spośród wejść przyjmują wartość 1, za pomocą metody Karnaugh

|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
| 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 |
| 0 | 1 | 0 | 0 |
| 0 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 |
| 1 | 0 | 1 | 1 |
| 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 1 |

Tabela 12 - tablica prawdy funkcji logicznej dla zadania 3.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | *00* | *01* | *11* | *10* |
| **0** | 0 | 0 | 1 | 0 |
| **1** | 0 | 1 | 1 | 1 |

Tabela 13 - tablica Karnaugh z zaznaczonymi grupami jedynek dla zadania 3.

Obraz zawierający diagram, krąg, Rysunek techniczny, design

Opis wygenerowany automatycznie

Rysunek 7 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
|  |  |  |  |  |  |  |
| 0 | 0 | 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 | 0 | 0 | 0 |
| 0 | 1 | 0 | 0 | 0 | 0 | 0 |
| 0 | 1 | 1 | 1 | 0 | 0 | 1 |
| 1 | 0 | 0 | 0 | 0 | 0 | 0 |
| 1 | 0 | 1 | 0 | 1 | 0 | 1 |
| 1 | 1 | 0 | 0 | 0 | 1 | 1 |
| 1 | 1 | 1 | 1 | 1 | 1 | 1 |

Tabela 14 - sprawdzenie poprawności realizacji funkcji logicznej

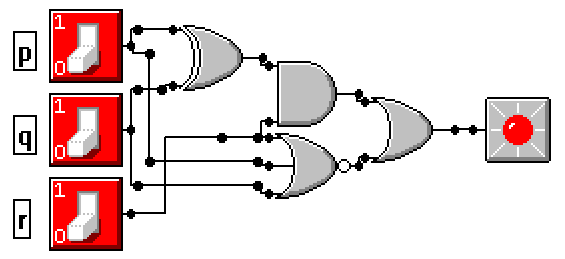
|  |  |  |  |
| --- | --- | --- | --- |
| *p* | *q* | *r* | *y* |
| 0 | 0 | 0 | 1 |
| 0 | 0 | 1 | 0 |
| 0 | 1 | 0 | 0 |
| 0 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 |
| 1 | 0 | 1 | 1 |
| 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 0 |

## Projektowanie układu logicznego realizującego funkcję logiczną określoną tabelą prawdy za pomocą metody Karnaugh

Tabela 15 - tablica prawdy funkcji logicznej dla zadania 4.

Tabela 16 - tablica Karnaugh z zaznaczonymi grupami jedynek dla zadania 4.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | *00* | *01* | *11* | *10* |
| **0** | 1 | 0 | 1 | 0 |
| **1** | 0 | 1 | 0 | 0 |



Rysunek 8 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  |  |  |  |  |  |  |  |  |
| 0 | 0 | 0 | 0 | 0 | 0 | 0 | 1 | 1 |
| 0 | 0 | 1 | 0 | 0 | 0 | 1 | 0 | 0 |
| 0 | 1 | 0 | 1 | 0 | 1 | 1 | 0 | 0 |
| 0 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 |
| 1 | 0 | 0 | 1 | 0 | 1 | 1 | 0 | 0 |
| 1 | 0 | 1 | 1 | 1 | 1 | 1 | 0 | 1 |
| 1 | 1 | 0 | 0 | 0 | 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 0 | 0 | 1 | 1 | 0 | 0 |

Tabela 17 - sprawdzenie poprawności realizacji funkcji logicznej

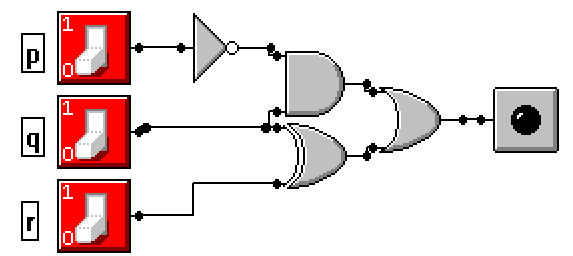
|  |  |  |  |
| --- | --- | --- | --- |
| *p* | *q* | *r* | *y* |
| 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 1 |
| 0 | 1 | 0 | 1 |
| 0 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 |
| 1 | 0 | 1 | 1 |
| 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 0 |

## Projektowanie układu logicznego realizującego funkcję logiczną określoną tabelą prawdy za pomocą metody Karnaugh

Tabela 18 - tablica prawdy funkcji logicznej dla zadania 5.

Tabela 19 - tablica Karnaugh z zaznaczonymi grupami jedynek dla zadania 5.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | *00* | *01* | *11* | *10* |
| **0** | 0 | 1 | 1 | 1 |
| **1** | 0 | 1 | 0 | 1 |



Rysunek 9 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
|  |  |  |  |  |  |  |
| 0 | 0 | 0 | 1 | 0 | 0 | 0 |
| 0 | 0 | 1 | 1 | 0 | 1 | 1 |
| 0 | 1 | 0 | 1 | 1 | 1 | 1 |
| 0 | 1 | 1 | 1 | 1 | 0 | 1 |
| 1 | 0 | 0 | 0 | 0 | 0 | 0 |
| 1 | 0 | 1 | 0 | 0 | 1 | 1 |
| 1 | 1 | 0 | 0 | 0 | 1 | 1 |
| 1 | 1 | 1 | 0 | 0 | 0 | 0 |

Tabela 20 - sprawdzenie poprawności realizacji funkcji logicznej

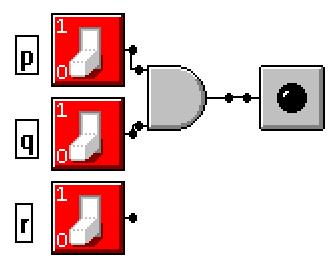
|  |  |  |  |
| --- | --- | --- | --- |
| *p* | *q* | *r* | *y* |
| 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 |
| 0 | 1 | 0 | 0 |
| 0 | 1 | 1 | 0 |
| 1 | 0 | 0 | 0 |
| 1 | 0 | 1 | 0 |
| 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 1 |

## Projektowanie układu logicznego realizującego funkcję logiczną określoną tabelą prawdy za pomocą metody Karnaugh

Tabela 21 - tablica prawdy funkcji logicznej dla zadania 6.

Tabela 22 - tablica Karnaugh z zaznaczonymi grupami jedynek dla zadania 6.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | *00* | *01* | *11* | *10* |
| **0** | 0 | 0 | 0 | 0 |
| **1** | 0 | 0 | 1 | 1 |



Rysunek 10 - schemat logiczny układu realizującego funkcję logiczną

|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
| 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 |
| 0 | 1 | 0 | 0 |
| 0 | 1 | 1 | 0 |
| 1 | 0 | 0 | 0 |
| 1 | 0 | 1 | 0 |
| 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 1 |

Tabela 23 - sprawdzenie poprawności realizacji funkcji logicznej

# Wnioski

Metoda Karnaugh w znaczący sposób upraszcza minimalizowanie funkcji logicznych. Za jej pomocą można w intuicyjny sposób uprościć wyrażenia, które bez niej wymagałyby bardzo skomplikowanych przekształceń algebraicznych.

Wykorzystując uproszczanie za pomocą metody Karnaugh, warto zwrócić uwagę, czy wynik, który dała ta metoda, nie da się dodatkowo w ręczny sposób uprościć, najczęściej za pomocą bramek **XOR** (patrz zadanie 4. i 5.), **XNOR**, **NAND** oraz **NOR** (patrz zadanie 4.).